

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Минцаев Магомед Шавалович

Должность: Ректор

Дата подписания: 11.11.2023 21:18:04

Уникальный программный ключ:

236bcc35c296f11b46a110283f121151b10797118f245f582559f14304c

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ**
**ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«ГРОЗНЕНСКИЙ ГОСУДАРСТВЕННЫЙ НЕФТЯНОЙ ТЕХНИЧЕСКИЙ
УНИВЕРСИТЕТ ИМЕНИ АКАДЕМИКА М.Д.МИЛЛИОНЩИКОВА»**

Факультет среднего профессионального образования

УТВЕРЖДЕН

на заседании ПЦК

« 30 » 06 20 22 г., протокол № 9

Председатель ПЦК

И. М. Дубаев

(подпись)

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ

ОП 04 Вычислительная техника

Специальность

11.02.15 Инфокоммуникационные сети и системы телекоммуникаций

Квалификация

Специалист по обслуживанию телекоммуникаций

Составитель

(подпись)

З.М. Гериханова

Грозный – 2022 г.

ПАСПОРТ ФОНДА ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ

«Вычислительная техника»

<i>№ п/п</i>	<i>Контролируемые разделы (темы) дисциплины</i>	<i>Код контролируемой компетенции (или ее части)</i>	<i>Наименование оценочного средства</i>	
1.	Основные сведения об электронно- вычислительной технике	ПК 1.1, 1.2, 1.4, 1.5, 1.7, 1.8, 2.1, 2.2, 3.3, 5.2, 5.3 ОК 01 – 11	Письменная аттестационная работа	Экзамен
2.	Виды информации и способы представления ее в ЭВМ	ПК 1.1, 1.2, 1.4, 1.5, 1.7, 1.8, 2.1, 2.2, 3.3, 5.2, 5.3 ОК 01 – 11	Письменная аттестационная работа	

ПЕРЕЧЕНЬ ОЦЕНОЧНЫХ СРЕДСТВ

<i>№ п/п</i>	<i>Наименование оценочного средства</i>	<i>Краткая характеристика оценочного средства</i>	<i>Представление оценочного средства в фонде</i>
1.	Подготовка к домашним заданиям (устный опрос, блиц-опрос)	Средство контроля усвоения учебного материала темы дисциплины, организованное как учебное практическое занятие	Вопросы по темам /разделам дисциплины
2.	Самостоятельная работа (устный опрос)	Продукт самостоятельной работы студента, представляющий собой публичное выступление по решению определенной учебно– практической учебно-исследовательской или научной темы	Темы докладов
3.	Диф. Зачет	Итоговая форма оценки знаний	Вопросы к диф.зачету

ТЕМАТИКА ПРАКТИЧЕСКИХ ЗАНЯТИЙ

1. Исследование логических элементов
2. Исследование триггеров
3. Современная элементная база ЭВМ
4. Типы современных компьютеров
5. Исследование регистров
6. Преобразование чисел из одной системы счисления в другую
7. Системы счисления с кодовым представлением чисел.
8. Исследование счетчиков
9. Представление чисел в микропроцессорах.
10. Понятие разрядной сетки и формата числа в вычислительных системах.
11. Исследование сумматора.
12. Правила выполнения операций сдвига многоразрядных двоичных чисел.
13. Исследование мультиплексора
14. Исследование ОЗУ
15. Изучение простейших команд на УМК
16. Основные характеристики запоминающих устройств. ОЗУ.

Вопросы к I-й аттестации по дисциплине «Вычислительная техника»

1. Основные сведения об электронно- вычислительной технике
2. Характеристики и принцип действия ЭВМ.
3. Виды информации и способы представления ее в ЭВМ.
4. Кодирование информации
5. Представление информации в двоичном коде
6. Количественные и качественные характеристики информации.
7. Система счисления.
8. Законы алгебры логики
9. Триггеры
10. Синхронные RS-триггеры
- 11.Регистры
- 12.Счетчики

Вопросы ко II-ой аттестации по дисциплине «Вычислительная техника»

1. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
2. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования.
Сравнительные характеристики микросхем, приведенных в справочнике.
3. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
4. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.

5. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
6. Условное графическое обозначение, назначение входов.
7. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.
8. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
9. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
10. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.

Вопросы к экзамену по дисциплине «Вычислительная техника»

1. Основные сведения об электронно- вычислительной технике
2. Характеристики и принцип действия ЭВМ.
3. Виды информации и способы представления ее в ЭВМ.
4. Кодирование информации
5. Представление информации в двоичном коде
6. Количественные и качественные характеристики информации.
7. Система счисления.
8. Законы алгебры логики
9. Триггеры
10. Синхронные RS-триггеры
11. Регистры
12. Счетчики

13. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
14. Мультиплексоры и демультимплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
15. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
16. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
17. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
18. Условное графическое обозначение, назначение входов.
19. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.
20. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
21. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
22. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.

Критерии оценки:

- **оценка «отлично»** выставляется студенту, показавшему всесторонние, систематизированные, глубокие знания рабочей программы дисциплины и

умение уверенно применять их на практике при решении конкретных задач, свободное и правильное обоснование принятых решений.

- **оценка «хорошо»** - выставляется студенту, если он твердо знает материал, грамотно и по существу излагает его, умеет применять полученные знания на практике, но допускает в ответе некоторые неточности, которые может устранить с помощью дополнительных вопросов преподавателя.
- **оценка «удовлетворительно»** - выставляется студенту, показавшему фрагментарный, разрозненный характер знаний, недостаточно правильные формулировки базовых понятий, нарушения логической последовательности в изложении программного материала, но при этом он владеет основными разделами рабочей программы, необходимыми для дальнейшего обучения и может применять полученные знания по образцу в стандартной ситуации.
- **оценка «неудовлетворительно»** - выставляется студенту, который не знает большей части основного содержания рабочей программы дисциплины, допускает грубые ошибки в формулировках основных понятий дисциплины и не умеет использовать полученные знания при решении типовых практических задач.

Билеты к I-ой аттестации по дисциплине: «Вычислительная техника»

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 1

1. Виды информации и способы представления ее в ЭВМ.
2. Количественные и качественные характеристики информации.
3. Основные сведения об электронно- вычислительной технике
4. Законы алгебры логики

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 2

1. Кодирование информации
2. Регистры
3. Виды информации и способы представления ее в ЭВМ.
4. Система счисления.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 3

1. Представление информации в двоичном коде
2. Синхронные RS-триггеры
3. Триггеры
4. Основные сведения об электронно- вычислительной технике

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 4

1. Регистры
2. Основные сведения об электронно- вычислительной технике
3. Система счисления.
4. Характеристики и принцип действия ЭВМ.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 5

1. Характеристики и принцип действия ЭВМ.
2. Представление информации в двоичном коде
3. Количественные и качественные характеристики информации.
4. Система счисления.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 6

1. Счетчики
2. Количественные и качественные характеристики информации.
3. Регистры
4. Синхронные RS-триггеры

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 7

1. Виды информации и способы представления ее в ЭВМ.
2. Основные сведения об электронно- вычислительной технике
3. Синхронные RS-триггеры
4. Характеристики и принцип действия ЭВМ.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 8

1. Кодирование информации
2. Регистры
3. Счетчики
4. Система счисления.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 9

1. Счетчики
2. Кодирование информации
3. Система счисления.
4. Основные сведения об электронно- вычислительной технике

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 10

1. Регистры
2. Основные сведения об электронно- вычислительной технике
3. Представление информации в двоичном коде
4. Счетчики

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 11

1. Синхронные RS-триггеры
2. Основные сведения об электронно- вычислительной технике
3. Система счисления.
4. Представление информации в двоичном коде

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 12

1. Триггеры
2. Кодирование информации
3. Синхронные RS-триггеры
4. Основные сведения об электронно- вычислительной технике

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 13

1. Количественные и качественные характеристики информации.
2. Характеристики и принцип действия ЭВМ.
3. Виды информации и способы представления ее в ЭВМ.
4. Представление информации в двоичном коде

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 14

1. Основные сведения об электронно- вычислительной технике
2. Представление информации в двоичном коде
3. Кодирование информации
4. Триггеры

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 15

1. Представление информации в двоичном коде
2. Регистры
3. Характеристики и принцип действия ЭВМ.
4. Кодирование информации

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 16

1. Счетчики
2. Триггеры
3. Виды информации и способы представления ее в ЭВМ.
4. Характеристики и принцип действия ЭВМ.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 17

1. Регистры
2. Система счисления.
3. Основные сведения об электронно- вычислительной технике
4. Представление информации в двоичном коде

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 18

1. Система счисления.
2. Счетчики
3. Виды информации и способы представления ее в ЭВМ.
4. Количественные и качественные характеристики информации.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 19

1. Представление информации в двоичном коде
2. Основные сведения об электронно- вычислительной технике
3. Характеристики и принцип действия ЭВМ.
4. Регистры

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 20

1. Основные сведения об электронно- вычислительной технике
2. Синхронные RS-триггеры
3. Характеристики и принцип действия ЭВМ.
4. Регистры

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 21

1. Система счисления.
2. Кодирование информации
3. Виды информации и способы представления ее в ЭВМ.
4. Основные сведения об электронно- вычислительной технике

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 22

1. Характеристики и принцип действия ЭВМ.
2. Законы алгебры логики
3. Количественные и качественные характеристики информации.
4. Синхронные RS-триггеры

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 23

1. Система счисления.
2. Характеристики и принцип действия ЭВМ.
3. Регистры
4. Представление информации в двоичном коде

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 24

1. Система счисления.
2. Характеристики и принцип действия ЭВМ.
3. Счетчики
4. Основные сведения об электронно- вычислительной технике

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 25

1. Синхронные RS-триггеры
2. Регистры
3. Основные сведения об электронно- вычислительной технике
4. Количественные и качественные характеристики информации.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Вопросы ко II-ой аттестации по дисциплине: «Вычислительная техника»

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 1

1. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
2. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
3. Условное графическое обозначение, назначение входов.
4. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.

Преподаватель

Председатель ПЦК

З.М. Гериханова

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 2

1. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
2. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
3. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
4. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.

Преподаватель

Председатель ПЦК

З.М. Гериханова

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 3

1. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
2. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
3. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
4. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 4

1. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
2. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
3. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
4. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Группа _____ Семестр _____ Аттестация _____

Билет № 5

1. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
2. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
3. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
4. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Группа _____ Семестр _____ Аттестация _____

Билет № 6

1. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
2. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
3. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
4. Условное графическое обозначение, назначение входов.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 7

1. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
2. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
3. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
4. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 8

1. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
2. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
3. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
4. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 9

1. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
2. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
3. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
4. Условное графическое обозначение, назначение входов.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 10

1. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
2. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
3. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
4. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 11

1. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
2. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
3. Мультиплексоры и демultipлексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
4. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 12

1. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
2. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
3. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.
4. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 13

1. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
2. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
3. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
4. Условное графическое обозначение, назначение входов.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 14

1. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
2. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
3. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
4. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 15

1. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
2. Мультиплексоры и демultipлексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
3. Условное графическое обозначение, назначение входов.
4. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 16

1. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
2. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
3. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
4. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Группа _____ Семестр _____ Аттестация _____

Билет № 17

1. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
2. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
3. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
4. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Группа _____ Семестр _____ Аттестация _____

Билет № 18

1. Условное графическое обозначение, назначение входов.
2. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
3. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.
4. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Группа _____ Семестр _____ Аттестация _____

Билет № 19

1. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.
2. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
3. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
4. Условное графическое обозначение, назначение входов.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Группа _____ Семестр _____ Аттестация _____

Билет № 20

1. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
2. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
3. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.
4. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 21

1. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
2. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
3. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
4. Условное графическое обозначение, назначение входов.

Преподаватель

Председатель ПЦК

З.М. Гериханова

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 22

1. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
2. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.
3. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
4. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.

Преподаватель

Председатель ПЦК

З.М. Гериханова

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 23

1. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
2. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
3. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
4. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 24

1. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
2. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
3. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
4. Условное графическое обозначение, назначение входов.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Группа _____ Семестр _____ Аттестация _____

Билет № 25

1. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.
2. Сумматоры и полусумматоры: назначение, таблица состояний, функциональная схема, примеры использования. Сравнительные характеристики микросхем сумматоров, приведенных в справочнике.
3. Условное графическое обозначение, назначение входов.
4. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Вопросы к экзамену по дисциплине: «Вычислительная техника»

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет

им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 1

1. Количественные и качественные характеристики информации.
2. Кодирование информации
3. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет

им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 2

1. Система счисления.
2. Регистры
3. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет

им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 3

1. Триггеры
2. Основные сведения об электронно- вычислительной технике
3. Счетчики

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Билет № 4

1. Характеристики и принцип действия ЭВМ.
2. Счетчики
3. Количественные и качественные характеристики информации.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Билет № 5

1. Характеристики и принцип действия ЭВМ.
2. Виды информации и способы представления ее в ЭВМ.
3. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Билет № 6

1. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
2. Основные сведения об электронно- вычислительной технике
3. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 7

1. Законы алгебры логики
2. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
3. Регистры

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 8

1. Триггеры
2. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
3. Условное графическое обозначение, назначение входов.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 9

1. Кодирование информации
2. Законы алгебры логики
3. Внешние запоминающие устройства: назначение, виды, принципы занесения информации.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 10

1. Представление информации в двоичном коде
2. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
3. Триггеры

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 11

1. Синхронные RS-триггеры
2. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
3. Система счисления.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 12

1. Система счисления.
2. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
3. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 13

1. Счетчики
2. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
3. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 14

1. Синхронные RS-триггеры
2. Арифметико-логическое устройство (АЛУ): назначение, классификация, структурная схема и принцип работы.
3. Кодирование информации

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 15

1. Мультиплексоры и демультиплексоры: назначение, таблица состояний, функциональная схема, принцип работы, примеры использования. Сравнительные характеристики микросхем, приведенных в справочнике.
2. Кодирование информации
3. Количественные и качественные характеристики информации.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 16

1. Синхронные RS-триггеры
2. Количественные и качественные характеристики информации.
3. Счетчики

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 17

1. Условное графическое обозначение, назначение входов.
2. Законы алгебры логики
3. Представление информации в двоичном коде

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 18

1. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
2. Оперативное запоминающее устройство (ОЗУ): назначение, принцип построения, структурная схема ОЗУ и принцип работы.
3. Количественные и качественные характеристики информации.

Преподаватель

З.М. Гериханова

Председатель ПЦК

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 19

1. Регистры
2. Законы алгебры логики
3. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.

Преподаватель

Председатель ПЦК

З.М. Гериханова

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 20

1. Регистры
2. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.
3. Условное графическое обозначение, назначение входов.

Преподаватель

Председатель ПЦК

З.М. Гериханова

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 21

1. Виды и характеристики запоминающих устройств. Иерархический принцип построения запоминающих устройств.
2. Виды информации и способы представления ее в ЭВМ.
3. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.

Преподаватель

Председатель ПЦК

З.М. Гериханова

И.М. Дубаев

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Билет № 22

1. Микропроцессоры: назначение и область применения, поколения, характеристики. Структурная схема и принцип работы микропроцессора.
2. Условное графическое обозначение, назначение входов.
3. Регистры

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Билет № 23

1. Условное графическое обозначение, назначение входов.
2. Синхронные RS-триггеры
3. Виды информации и способы представления ее в ЭВМ.

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

**Факультет среднего профессионального образования
Дисциплина «Вычислительная техника»**

Билет № 24

1. Характеристики и принцип действия ЭВМ.
2. Постоянное запоминающее устройство (ПЗУ): назначение, виды, принципы занесения информации в ПЗУ. Условное графическое обозначение, назначение входов.
3. Законы алгебры логики

**Преподаватель
Председатель ПЦК**

**З.М. Гериханова
И.М. Дубаев**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Грозненский государственный нефтяной технический университет им.акад. М.Д. Миллионщикова»

Факультет среднего профессионального образования

Дисциплина «Вычислительная техника»

Билет № 25

1. Характеристики и принцип действия ЭВМ.
2. Синхронные RS-триггеры
3. Шифраторы и дешифраторы: назначение, таблица состояний, функциональная схема, примеры использования.

Преподаватель

Председатель ПЦК

З.М. Гериханова

И.М. Дубаев
